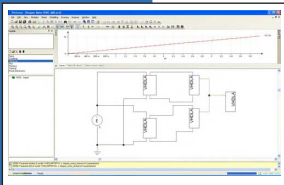
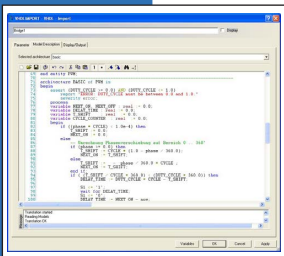


Schulungen

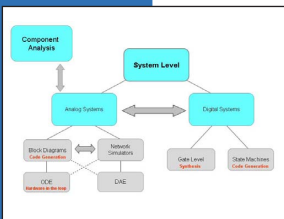
VHDL-AMS



Simulationen sind wesentliche Bestandteile des Entwicklungsprozesses. Neben der Fähigkeit, das zu entwickelnde System beschreiben und berechnen zu können, sind Merkmale wie die Austauschbarkeit von Modellen, die Handhabung von Abstraktionsebenen und die automatische Generierung von Designs wesentlich.

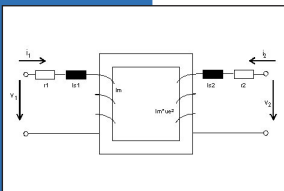


Mit VHDL-AMS existiert eine durch das IEEE standardisierte Modellbeschreibungssprache, mit der digitale, analoge und gemischt analog-digitale Systeme modelliert und simuliert werden können. Ein wesentlicher Vorteil von VHDL-AMS besteht darin, dass sowohl die Steueralgorithmen als auch die Regelstrecke komfortabel beschrieben werden können. Dabei kann es sich um Systeme unterschiedlicher Domänen (elektrisch, mechanisch, thermisch, hydraulisch etc.) handeln.



Im Rahmen eines 2-Tages-Kurses werden die Grundlagen von VHDL-AMS erläutert und mit praxisrelevanten Beispielen untersetzt. Die Schwerpunkte des Kurses sind:

- Grundlagen der Systemsimulation
- Basiskonzepte von VHDL-AMS
- Modellierung analoger Systeme
- Modellierung digitaler Systeme
- Ausgewählte Modellierungsprobleme



Die Übungen werden mit **Portunus**, dem von *Adapted Solutions* entwickelten Systemsimulator, durchgeführt. Neben den Kursunterlagen steht eine Reihe von Beispiel-Dateien zur Verfügung. Auf Wunsch werden auch kundenspezifische Modellierungsprobleme behandelt.

